

Dieser Kurs richtet sich an **ModelSim** Benutzer, welche die **Debugging** Möglichkeiten des ModelSims kennenlernen und vertiefen möchten. Eine Einführung in Debug Detective sowie weitere Analysetechniken erlauben eine performantere Verifikation der digitalen Modelle. An Hand von Praxisbeispielen erlernt der Teilnehmer den effektiven Umgang mit ModelSim.

Inhalt

- ModelSim Window Möglichkeiten und Interaktion
- Einführung in Debug Detective
- Anpassung des ModelSims mit TCL/TK
- Testbench Entwicklung - Signal Spy
- Performance Analyse und Bestimmung der Testabdeckung
- Waveform Vergleich
- Einbinden von C-Code in die ModelSim Umgebung
- Debugging Werkzeuge in ModelSim
- Review: ModelSim® Windows, Debug Detective Application, Tcl/Tk Overview, Test Benches, Analyzing Performance, Virtual Signals, Waveform Compare, FLI and C Models, Debugging

Teilnehmer

- Hardware-Entwickler, die VHDL/Verilog Designs möglichst effizient und performant simulieren möchten.

Voraussetzungen

- Englisch-Kenntnisse
- VHDL oder Verilog Grundkenntnisse
- ModelSim Erfahrung oder Teilnahme am ModelSim Training